

ETUDE ET MISE EN OEUVRE DE LINUX SUR CIBLE XILINX ZEDBOARD

Contexte de l'étude :

Etude et mise en œuvre du portage de Linux sur carte FPGA Xilinx ZedBoard

Mots clés :

Carte Xilinx ZedBoard - Portage - Linux

Descriptif :

Il convient d'étudier le portage de Linux sur une carte cible ZedBoard. Le portage sera testé sur la carte cible. L'idée est de mettre en place des benchmarks de mesures se temps de latence avec les outils standards (*stress*, *hackbench*, *cyclicttest*, *latency*) pour comparer les performances du noyau Linux standard. Un design de référence sera défini pour programmer le circuit FPGE et supportant Linux.

Matériels disponibles :

PC – carte Xilinx ZedBoard – Linux - ISE

Informations :

- <http://zedboard.org/>
- <http://elinux.org/Zedboard>
- <http://www.wiki.xilinx.com/Zynq+Linux>
- <http://xilinx.wikidot.com/open-source-linux>
- <http://www.wiki.xilinx.com/zynq+linux>
- <http://www.wiki.xilinx.com/Linux>