

- ENSEIRB -
3^{ème} ANNEE ELECTRONIQUE
OPTION SE



PROJET AVANCE

**PROJET HOMESIP : MISE EN OUVRE
D'UNE PILE SIP SUR UN SYSTEME
EMBARQUE POUR LE CONTROLE DE
CAPTEURS**



Contexte de l'étude :

Portage d'une pile SIP sur un système embarqué x86 et ARM sous Linux pour le contrôle de capteurs, d'E/S par le protocole SIP. Projet homeSIP

Mots clés :

Système embarqué – Linux embarqué – E/S – SIP - Wifi

Descriptif :

Il convient de voir le portage d'une pile SIP (*Session Initiation Protocol*) sur un système embarqué x86 possédant une liaison Wifi puis sur un système embarqué ARM. Après implantation de la pile SIP, il convient de voir comment l'utiliser pour faire remonter des informations (alarmes, données) provenant de capteurs ou d'E/S.

Matériels disponibles :

Systèmes embarqués x86 et ARM – Wifi – piles SIP oSIP - E/S

Références :

<http://www.enseirb.fr/cosynux/HomeSIP/>